



Universidad de Jaén

Escuela Politécnica Superior de Jaén

Electrónica analógica y digital

2024-2025

Máster Universitario en Ingeniería industrial (E.P.S. Jaén)

Doble Máster Ingeniería Industrial y Administración de Empresas (E.P.S. Jaén)



GRUPO



Acceso Mayores 40

Guías docentes UJA

Horarios de tutorías

Llamamientos PAU

Movilidad (Coordinador)

P.O.D.

Solicitud bilingüismo

Guía docente 2024-25 - 74713019 - Electrónica analógica y digital

[Volver](#)

TITULACIÓN:	Máster Univ. en Ingeniería industrial (74713019)
CENTRO:	ESCUELA POLITÉCNICA SUPERIOR (JAÉN)
TITULACIÓN:	Doble Máster en Ingeniería industrial y Administración de empresas (MBA) (79313013)
CENTRO:	ESCUELA POLITÉCNICA SUPERIOR (JAÉN)
CURSO:	2024-25
ASIGNATURA:	Electrónica analógica y digital

GUÍA DOCENTE

1. DATOS BÁSICOS DE LA ASIGNATURA

NOMBRE: Electrónica analógica y digital

CÓDIGO: 74713019 (*)

CURSO ACADÉMICO: 2024-25

TIPO: Optativa

Créditos ECTS: 6.0

CURSO: 1

CUATRIMESTRE: PC

WEB: <https://platea.ujaen.es>

2. DATOS BÁSICOS DEL PROFESORADO

NOMBRE: HONTORIA GARCÍA, LEOCADIO

IMPARTE: Teoría - Prácticas [Profesor responsable]

DEPARTAMENTO: U133 - ING. ELECTRÓNICA Y AUTOMÁTICA

ÁREA: 785 - TECNOLOGÍA ELECTRÓNICA

N. DESPACHO: A3 - 433

E-MAIL: hontoria@ujaen.es

TLF: 953211918

TUTORÍAS: <https://uvirtual.ujaen.es/pub/es/informacionacademica/tutorias/p/13830>

URL WEB: -

ORCID: <https://orcid.org/0000-0003-3844-7038>

3. PRERREQUISITOS, CONTEXTO Y RECOMENDACIONES

PRERREQUISITOS:

-

CONTEXTO DENTRO DE LA TITULACIÓN:

Se trata de una asignatura optativa integrada en el módulo de Optatividad con Complementos de Formación y que se imparte en el primer cuatrimestre del máster.

El Módulo de Optatividad con Complementos de Formación está formado por 7 materias de las que el alumno debe cursar 5 para conseguir 30 créditos de este módulo.

Este Módulo de Optatividad con Complementos de Formación se utilizará para conseguir que todos los alumnos del programa de Ingeniería Industrial (compuesto por un Grado de la rama Industrial más el Máster en Ingeniería Industrial) adquieran las mismas competencias independientemente del grado con el que se accede al Máster.

RECOMENDACIONES Y ADAPTACIONES CURRICULARES:

El alumnado que presente necesidades específicas de apoyo educativo, lo ha de notificar personalmente al Servicio de Atención y Ayudas al Estudiante para proceder a realizar, en su caso, la adaptación curricular correspondiente.

El alumnado que presente necesidades específicas de apoyo educativo, lo ha de notificar personalmente al Servicio de Atención y Ayudas al Estudiante para proceder a realizar, en su caso, la adaptación curricular correspondiente.

4. COMPETENCIAS Y RESULTADOS DE APRENDIZAJE

código	Denominación de la competencia
CG11	Poseer las habilidades de aprendizaje que permitan continuar estudiando de un modo autodirigido o autónomo.

Resultados de aprendizaje

Resultado 21.1	Disponer de capacidad para distinguir diferentes dispositivos electrónicos y sus aplicaciones más comunes y saber utilizar métodos numéricos y gráficos en la resolución de algunos problemas que se le plantean en electrónica analógica
Resultado 21.2	Familiarizarse con las configuraciones de los amplificadores de potencia y analizar el efecto de la realimentación sobre los amplificadores
Resultado 21.3	Conocer las características y limitaciones tecnológicas de los componentes utilizados en la implementación de circuitos digitales y las técnicas de diseño de circuitos digitales combinacionales
Resultado 21.4	Ser capaz de implementar máquinas de estados síncronas y asíncronas y resolver problemas mediante máquinas de estados.
Resultado COEN01	Conocimiento de los fundamentos y aplicaciones de la electrónica analógica.
Resultado COEN02	Conocimiento de los fundamentos y aplicaciones de la electrónica digital y microprocesadores.
Resultado COEN03	Capacidad para diseñar sistemas electrónicos analógicos, digitales y de potencia.

5. CONTENIDOS**Bloque 1: Electrónica analógica**

- 1.- Componentes electrónicos y circuitos integrados.
- 2.- Conceptos sobre amplificadores, respuesta en frecuencia y retroalimentación.
- 3.- Amplificadores de potencia

Bloque 2: Electrónica digital

- 1.- Fundamentos de circuitos digitales.
- 2.- Diseño lógica combinacional y secuencial.

Se iniciará la asignatura con el bloque de electrónica digital y se continuará con el bloque de electrónica analógica.

BLOQUE ELECTRONICA DIGITAL**Teoría**

Tema 1: Fundamentos de la electrónica digital
 Sistemas de numeración, puertas lógicas, Álgebra de Boole y funciones lógicas.
 Tema 2: Sistemas digitales combinacionales
 Proceso de diseño combinacional. Sistemas combinacionales MSI.
 Tema 3: Sistemas digitales con memoria.
 Circuitos digitales realimentados. Bistables, monoestables y astables. Aplicaciones.
 Tema 4: Sistemas digitales secuenciales.
 Máquinas de estados síncronas y asíncronas. Proceso de diseño secuencial.

Prácticas

De cada tema se realizarán diferentes supuestos prácticos y ejercicios.

Práctica 1

Resolución ejercicios lógica combinacional
 Implementación software de circuito combinacional

Práctica 2

Resolución de ejercicios lógica secuencial
 Implementación software de circuito secuencial

Práctica 3

Diseño de una máquina de Moore

BLOQUE ELECTRONICA ANALÓGICA**Teoría**

Tema 5. Introducción.
 Semiconductores. Sistemas Electrónicos Analógicos y Digitales.
 Tema 6. Dispositivos Electrónicos: Transistor.
 Transistores de unión bipolares. Transistores de efecto de campo. Polarización de transistores.
 Tema 7. Amplificación
 Estudio del concepto de amplificación
 Tema 8: Retroalimentación Negativa
 Concepto. Tipos de Retroalimentación negativa.
 Tema 9: Circuitos lineales y no lineales con AO Amplificadores de Instrumentación.

Comparadores con referencia cero. Comparadores con Histéresis. Generadores de forma de onda.
 Tema 10: Dispositivos Electrónicos: Circuitos Integrados. Ejemplos de circuitos integrados comerciales
 Tema 11: Filtros Activos
 Filtros pasivos y activos. Filtros activos pasa baja, pasa alta, pasa banda.
 Tema 12: Osciladores.
 Principios de los osciladores. Oscilador de Puente de Wien

Prácticas

De cada tema se realizarán diferentes supuestos prácticos y ejercicios resueltos. Así mismo en el laboratorio se implementarán diferentes circuitos

Práctica 4

Introducción al puesto de laboratorio. Fuente de alimentación y multímetro

Práctica 5

Profundización del puesto de laboratorio. Osciloscopio y generador de señales

Práctica 6

Resolución circuitos con diodos

Implementación de un circuito con diodos

Práctica 7

Resolución circuitos con transistores

Práctica 8

Resolución circuitos con amplificadores

Implementación de un circuito amplificador

6. METODOLOGÍA Y ACTIVIDADES

ACTIVIDADES	HORAS PRESENCIALES	HORAS TRABAJO AUTÓNOMO	TOTAL HORAS	CRÉDITOS ECTS	COMPETENCIAS (códigos)
A1 - Clases expositivas en gran grupo - M1 - Clases magistrales - M2 - Exposición de teoría y ejemplos generales	45.0	67.5	112.5	4.5	■ CG11
A2R - Clases en pequeño grupo M5MD - Actividades practicas	15.0	22.5	37.5	1.5	■ CG11
TOTALES:	60.0	90.0	150.0	6.0	

INFORMACIÓN DETALLADA:

A1 - Clases expositivas en gran grupo. Tendrá una duración de 45 horas

M1. Clases Magistrales. Con las clases magistrales se presentan y explican de los conceptos teóricos de la asignatura.

M2 Exposición de teoría y ejemplos generales. En este caso se realiza una discusión de los conceptos teóricos y se plantean casos de ejemplo ilustrativos.

Competencias a desarrollar: Competencia CG11, relativa a poseer habilidades de aprendizaje que permitan continuar estudiando de un modo autodirigido o autónomo

Resultados de aprendizaje: 21.1 y 21.2, relativos a conocimientos de electrónica analógica. También 21.3 y 21.4 relativos a conocimientos de electrónica digital. Y finalmente COEN01, COEN02 y COEN03, referidos estos tres últimos a los conocimientos de los fundamentos de electrónica en general

A2R - Clases en pequeño grupo. Tendrá una duración de 15 horas

M5MD. Clases prácticas. Consiste en sesiones de laboratorio con el fin de conocer los equipos de laboratorio para medidas de circuitos electrónicos.

Competencias a desarrollar: CG11

Resultados de aprendizaje: 21.1, 21.2, 21.3 y 21.4. COEN01, COEN02 y COEN03.

A1 - Clases expositivas en gran grupo. Tendrá una duración de 45 horas

M1. Clases Magistrales. Con las clases magistrales se presentan y explican de los conceptos teóricos de la asignatura.

M2 Exposición de teoría y ejemplos generales. En este caso se realiza una discusión de los conceptos teóricos y se plantean casos de ejemplo ilustrativos.

Competencias a desarrollar: Competencia CG11, relativa a poseer habilidades de aprendizaje que permitan continuar estudiando de un modo autodirigido o autónomo

Resultados de aprendizaje: 21.1 y 21.2, relativos a conocimientos de electrónica analógica. También 21.3 y 21.4 relativos a conocimientos de electrónica digital. Y finalmente COEN01, COEN02 y COEN03, referidos estos tres últimos a los conocimientos de los fundamentos de electrónica en general

A2R - Clases en pequeño grupo. Tendrá una duración de 15 horas

M5MD. Clases prácticas. Consiste en sesiones de laboratorio con el fin de conocer los equipos de laboratorio para medidas de circuitos electrónicos.

Competencias a desarrollar: CG11

Resultados de aprendizaje: 21.1, 21.2, 21.3 y 21.4. COEN01, COEN02 y COEN03.

En la web de docencia virtual estarán disponibles los apuntes, colecciones de problemas y los guiones de prácticas. Se recomienda que, previamente a las clases, el alumno disponga de los mismos.

7. SISTEMA DE EVALUACIÓN

ASPECTO	CRITERIOS	INSTRUMENTO	PESO
Asistencia y/o participación en actividades presenciales y/o virtuales	Participación activa en clase. Participación en tutorías	Observación, control y notas por parte del profesor	10.0%
Conceptos teóricos de la materia	Dominio de los conocimientos teóricos y operativos de la materia	Examen sobre aspectos teóricos y prácticos incluyendo la resolución de problemas	70.0%
Realización de trabajos, casos o ejercicios	Realización de ejercicios de diseño de circuitos electrónicos analógicos y digitales	Examen sobre aspectos teóricos y prácticos incluyendo la resolución de problemas cada trabajo se analizará: Estructura, Calidad, Originalidad y Ortografía	20.0%

El sistema de calificación se regirá por lo establecido en el RD 1125/2003 de 5 de septiembre por el que se establece el sistema europeo de créditos y el sistema de calificaciones en la titulaciones universitarias de carácter oficial

INFORMACIÓN DETALLADA:

La participación activa en clase y tutorías se realizará con la observación, control y notas por parte del profesor. Tendrá un peso de 10 % y servirá para evaluar la competencia CG11.

El dominio de los conocimientos teóricos y operativos de la materia se evaluará con un examen final, incluyendo la resolución de problemas. Tendrá un peso de 70 % y servirá para evaluar las competencias COEN01 Y COEN02 y los resultados de aprendizaje 21.1, 21.2, 21.3 y 21.4.

Con la realización de ejercicios de diseño de circuitos electrónicos analógicos y digitales y diferentes trabajos propuestos (en los que se evaluará la Estructura, Calidad, Originalidad y Ortografía) tendrá un peso de 20% y servirá para evaluar las competencias y los resultados de COEN03 y los resultados de aprendizaje 21.1, 21.2, 21.3 y 21.4.

La nota final de la asignatura se regirá según la siguiente fórmula:

Nota final: $(2.5/4) \times \text{Calificación Bloque Analógica} + (1.5/4) \times \text{Calificación Bloque Digital}$.

Las calificaciones de ambos bloques se harán sobre 10.

Para superar esta asignatura será imprescindible aprobar de manera independiente las dos partes de la misma.

Mediante estos criterios quedará cubierta la evaluación de competencias y resultados de aprendizaje. No obstante, además, para la evaluación de las competencias y resultados de aprendizaje se tendrá en cuenta el sistema de calificación establecido en el RD 1125/2003 de 5 de septiembre por el que se establece el sistema europeo de créditos y el sistema de calificaciones en las titulaciones universitarias de carácter oficial.

8. DOCUMENTACIÓN / BIBLIOGRAFÍA [\(Accede a la bibliografía a través del descubridor de la Biblioteca\)](#)

ESPECÍFICA O BÁSICA:

- Electrónica Allan R. Hambley. Edición: 2ª ed. Autor: Hambley, Allan R.. Editorial: Pearson [\(C. Biblioteca\)](#)
- Fundamentos de electrónica. Edición: -. Autor: Cogdell, J.R.. Editorial: Pearson Educación [\(C. Biblioteca\)](#)
- Diseño digital: principios y prácticas John F. Wakerly ; traducción Raymundo Hugo Rangel Gutiérrez. Edición: -. Autor: Wakerly, John F.. Editorial: Prentice-Hall Hispanoamericana [\(C. Biblioteca\)](#)
- Problemas resueltos de electrónica digital Javier García Zubia. Edición: -. Autor: García Zubia, Javier.. Editorial: Paraninfo [\(C. Biblioteca\)](#)

GENERAL Y COMPLEMENTARIA:

- Dispositivos electrónicos Thomas L. Floyd. Edición: 8º ed.. Autor: Floyd, Thomas L.. Editorial: Pearson Prentice Hall [\(C. Biblioteca\)](#)
- Electrónica analógica para ingenieros [Recurso electrónico] Jorge Pleite Guerra, Ricardo Vergaz Benito, José Manuel Ruiz de Marcos. Edición: -. Autor: Pleite Guerra, Jorge. Editorial: McGraw-Hill Interamericana de España [\(C. Biblioteca\)](#)
- Microelectronic circuits: analysis and design Muhamman H. Rashid. Edición: 2nd ed.. Autor: Rashid, Muhammad H.. Editorial: CENGAGE Learning [\(C. Biblioteca\)](#)
- Teoría de conmutación y diseño lógico Frederick J. Hill, Gerald R. Peterson. Edición: -. Autor: Hill, Fredrick J.. Editorial: Limusa [\(C. Biblioteca\)](#)
- Tecnologías digitales: de la teoría a la práctica. Edición: -. Autor: Casanova Peláez, Pedro.. Editorial: Paraninfo [\(C. Biblioteca\)](#)
- Introducción al diseño lógico digital John P. Hayes ; versión en español de Ernesto Morales Peake. Edición: -. Autor: Hayes, John P.. Editorial: Addison-Wesley Iberoamericana [\(C. Biblioteca\)](#)

9. CRONOGRAMA

CRONOGRAMA EAD 2023-24

Semana	A1	A2	A3	Trabajo autónomo	Observaciones
Nº 1:	3	1		3	Tema 1 Practica 1
Nº 2:	3	1		3	Tema 2 Practica 2
Nº 3:	3	1		7	Tema 3 Practica 3
Nº 4:	1	1		7	Tema 3 Practica 3
Nº 5:	3	1		7	Tema 4 Practica 4
Nº 6:	1	1		7	Tema 4 Practica 4
Nº 7:	3	1		7	Tema 5 Practica 5

Nº 8:	3	1		7	Tema 6 Practica 6
Nº 9:	3	1		7	Tema 6 Practica 6
Nº 10:	3	1		7	Tema 7 Practica 7
Nº 11:	1	1		7	Tema 7 Practica 7
Nº 12:	3	1		7	Tema 8 Practica 8
Nº 13:	3	1		7	Tema 9 Practica 9
Nº : NAVIDAD	0	0		15	
Nº 14:	3	1		7	Tema 10 Practica 10
Nº: 15	3	1		7	Tema 11 Tema 12 Practica 11
Total	39	15		105	

Toda esta información que quedará recogida en la página WEB de la asignatura (PLATEA)

10. OBJETIVOS DE DESARROLLO SOSTENIBLE

Educación de calidad

Igualdad de género

Trabajo decente y crecimiento económico

Producción y consumo responsables

INFORMACIÓN DETALLADA:

En esta asignatura se ponen de manifiesto alguno de los Objetivos de Desarrollo Sostenible, en particular con la impartición de la asignatura se tratan de cubrir los siguientes ODS:

ODS-04 Educación de calidad

Como no puede ser de otro modo en esta asignatura se trata de impartir una educación de calidad tratando de asegurar que todos los alumnos adquieran los conocimientos teóricos y prácticos necesarios para promover el desarrollo sostenible.

ODS-05 Igualdad de género

Igualmente, durante el desarrollo de la asignatura se deberá asegurar la participación plena y efectiva de las mujeres y la igualdad de oportunidades de liderazgo, en este caso en el desarrollo de proyectos sostenibles. Así mismo, se procurará mejorar el uso de la tecnología electrónica para promover el empoderamiento de las mujeres

ODS-08 Trabajo decente y crecimiento económico

Con esta asignatura se consigue que nuestros estudiantes alcancen un trabajo decente que, además, puesto que está relacionado con los desarrollos Industriales asegura un crecimiento económico

ODS-12 Producción y consumo responsables

Con los conocimientos adquiridos con esta asignatura se procurará realizar una gestión sostenible y un uso eficiente de los recursos naturales. También se intentará ayudar a los países en desarrollo a fortalecer su capacidad científica y

tecnológica para avanzar hacia modalidades de consumo y producción más sostenibles.

11. ESCENARIO MIXTO

METODOLOGÍA DOCENTE Y ACTIVIDADES FORMATIVAS

Actividades Formativas	Formato (presencial/online)	Metodología docente Descripción
A1 - Clases expositivas en gran grupo	Presencial (100%)*	Clase a todos los estudiantes del grupo en el horario y aula asignados. En el caso que se tuviera que pasar a una presencialidad menor del 100%, las clases serían en el horario y aula asignados a una parte del grupo y retransmisión por videoconferencia al resto, con rotación periódica de estudiantes, según determine el Centro.
A2R - Clases en pequeño grupo	Presencial (100 %)*	Clase a todos los estudiantes del grupo en el horario y aula asignados. Se realizarán diferentes casos prácticos en grupo en el aula así como a través de la plataforma de docencia virtual En el caso que se tuviera que pasar a una presencialidad menor del 100%, las clases serían en el horario y aula asignados a una parte del grupo y retransmisión por videoconferencia al resto, con rotación periódica de estudiantes, según determine el Centro.
A3 - Tutorías colectivas/individuales	Presencial + Online	Las tutorías se realizarán tanto de forma presencial como de forma online (síncronas/asíncronas)

(*) El Centro podrá establecer un porcentaje de presencialidad distinto dependiendo del número de estudiantes y aforo del aula/laboratorio.

(**) El Centro podrá variar el porcentaje de presencialidad dependiendo del número de estudiantes y el aforo del aula/laboratorio. En caso de presencialidad inferior al 100%, se realizará rotación periódica de estudiantes según determine el Centro.

SISTEMA DE EVALUACIÓN

Prueba de evaluación	Formato (presencial/online síncrono o asíncrono)	Descripción	Porcentaje
Examen final	Presencial	Conceptos teóricos de la materia	70 %
Resolución de casos prácticos	Presencial + Online asíncrono	Realización de trabajos y casos prácticos	20 %

Participación en actividades	Presencial + Online asíncrono	Resolución de ejercicios	10 %
------------------------------	----------------------------------	--------------------------	------

RECURSOS

Se incorpora "Google Meet" para la realización de videoconferencias

Se incorpora "Google Forms" para la realización de cuestionarios virtuales

Se incorpora la plataforma LOOM para videos grabados

Se incorpora los Fondos bibliográficos electrónicos disponibles en biblioteca

12. ESCENARIO NO PRESENCIAL

METODOLOGÍA DOCENTE Y ACTIVIDADES FORMATIVAS

Actividades Formativas	Formato (presencial/online)	Metodología docente Descripción
A1 - Clases expositivas en gran grupo	No Presencial	Sustitución de las sesiones de clases magistrales participativas por sesiones formativas On-Line síncronas a través de videoconferencias.
A2R - Clases en pequeño grupo	No Presencial	Se realizarán diferentes casos prácticos en grupo a través de la plataforma de docencia virtual
A3 - Tutorías colectivas/individuales	No Presencial	Todas las sesiones de tutorías se realizarán On-Line (síncrona y asíncrona).

SISTEMA DE EVALUACIÓN

Prueba de evaluación	Formato (presencial/online síncrono o asíncrono)	Descripción	Porcentaje
Examen final	Online síncrono	Conceptos teóricos de la materia	70 %
Resolución de casos prácticos	Online asíncrono	Realización de trabajos y casos prácticos	20 %
Participación en actividades	Online asíncrono	Resolución de ejercicios	10 %

RECURSOS

Se incorpora "Google Meet" para la realización de videoconferencias

Se incorpora "Google Forms" para la realización de cuestionarios virtuales

Se incorpora la plataforma LOOM para videos grabados

Se incorpora los Fondos bibliográficos electrónicos disponibles en biblioteca

CLÁUSULA DE PROTECCIÓN DE DATOS (evaluación on-line)

Responsable del tratamiento: Universidad de Jaén, Campus Las Lagunillas, s/n, 23071 Jaén

Delegado de Protección de Datos: dpo@ujaen.es

Finalidad: Conforme a la Ley de Universidades y demás legislación estatal y autonómica vigente, realizar los exámenes correspondientes a las asignaturas en las que el alumno o alumna se encuentre matriculado. Con el fin de evitar fraudes en la realización del mismo, el examen se realizará en la modalidad de video llamada, pudiendo el personal de la Universidad de Jaén contrastar la imagen de la persona que está realizando la prueba de evaluación con los archivos fotográficos del alumno en el momento de la matrícula. Igualmente, con la finalidad de dotar a la prueba de evaluación de contenido probatorio de cara a revisiones o impugnaciones de la misma, de acuerdo con la normativa vigente, la prueba de evaluación será grabada.

Legitimación: cumplimiento de obligaciones legales (Ley de Universidades) y demás normativa estatal y autonómica vigente.

Destinatarios: prestadores de servicios titulares de las plataformas en las que se realicen las pruebas con los que la Universidad de Jaén tiene suscritos los correspondientes contratos de acceso a datos.

Plazos de conservación: los establecidos en la normativa aplicable. En el supuesto en concreto de las grabaciones de los exámenes, mientras no estén cerradas las actas definitivas y la prueba de evaluación pueda ser revisada o impugnada.

Derechos: puede ejercitar sus derechos de acceso, rectificación, cancelación, oposición, supresión, limitación y portabilidad remitiendo un escrito a la dirección postal o electrónica indicada anteriormente. En el supuesto que considere que sus derechos han sido vulnerados, puede presentar una reclamación ante el Consejo de Transparencia y Protección de Datos de Andalucía www.ctpdandalucia.es

Cláusula grabación de clases PROTECCIÓN DE DATOS DE CARÁCTER PERSONAL

Responsable del tratamiento: Universidad de Jaén, Paraje Las Lagunillas, s/n; Tel.953 212121; www.ujaen.es

Delegado de Protección de Datos (DPO): TELEFÓNICA, S.A.U. ; Email: dpo@ujaen.es

Finalidad del tratamiento: Gestionar la adecuada grabación de las sesiones docentes con el objetivo de hacer posible la enseñanza en un escenario de docencia multimodal y/o no presencial.

Plazo de conservación: Las imágenes serán conservadas durante los plazos legalmente previstos en la normativa vigente.

Legitimación: Los datos son tratados en base al cumplimiento de obligaciones legales (Ley Orgánica 6/2001, de 21 de diciembre, de Universidades) y el consentimiento otorgado mediante la marcación de la casilla habilitada a tal efecto.

Destinatarios de los datos (cesiones o transferencias): Toda aquella persona que vaya a acceder a las diferentes modalidades de enseñanza.

Derechos: Ud. podrá ejercitar los derechos de Acceso, Rectificación, Cancelación, Portabilidad, Limitación del tratamiento, Supresión o, en su caso, Oposición. Para ejercitar los derechos deberá presentar un escrito en la dirección arriba señalada dirigido al Servicio de Información, Registro y Administración Electrónica de la Universidad de Jaén, o bien, mediante correo electrónico a la dirección de correo electrónico. Deberá especificar cuál de estos derechos solicita sea satisfecho y, a su vez, deberá acompañarse de la fotocopia del DNI o documento identificativo equivalente. En caso de que actuara mediante representante, legal o voluntario, deberá aportar también documento que acredite la representación y documento identificativo del mismo. Asimismo, en caso de considerar vulnerado su derecho a la protección de datos personales, podrá interponer una reclamación ante el Consejo de Transparencia y Protección de Datos de Andalucía www.ctpdandalucia.es

Campus Las Lagunillas s/n | 23071 - Jaén
Soporte de guías docentes
[Accesibilidad](#) | [Aviso legal](#) | [Sugerencias](#)

[Servicios académicos](#) | [Servicios administrativos](#) | [Extensión universitaria](#) | [Información general](#) | [Operaciones](#) |